

VSC-5000	画像処理 IP 付き FPGA 開発キット
-----------------	-----------------------



概要

VSC-5000 は、FPGA カスタム対応 CameraLink 画像入力製品の開発 KIT です。ボードに搭載している拡張ボード上の FPGA に対して、ユーザ処理を組み込む事ができ、お客様オリジナルの画像入力製品を作ることができます。各種画像処理 IP、FPGA 作成プロジェクトファイル、ISP アプリケーションを提供します。

特長

- (1)FPGA データを、FPGA カスタム対応 CameraLink 画像入力製品の FPGA へ書き込みを行う ISP アプリケーションを提供します。
ユーザコンピュータ上で FPGA の書き換えを行う事ができます。
事前に、弊社ソフトウェア製品 GPC-5300 で、デバイスドライバをインストールする必要があります。
- (2)FPGA サンプルデザインプロジェクトの提供
記述言語:Verilog-HDL
論理合成 / 配置配線ツール:ISE12.4(XILINX)
サンプルソースの提供により、画像処理 IP を容易に組み込む事ができます。
- サンプルは、最大 12 ビットの画像データ(R, G, B, モノクロから選択)をハードウェアで 2 値化処理することができます。上限と下限の 2 つのしきい値を設定することができ、不要な信号成分を大幅に除去することができます。また、結果をキャプチャデータとしてメインメモリへ転送することもできます。
- さらに、以下のモジュールもサンプルに組み込まれています。
- ・IP 接続のための周辺モジュール
 - ・拡張インタフェース部の制御モジュール
 - ・CPU レジスタ制御モジュール
 - ・DDR2 制御モジュール
- (3)画像処理 FPGA IP のリファレンスマニュアルの提供
IP(サンプルソースを含めた)モジュールの接続仕様を提供します。
FPGA カスタムの設計補助として役立ちます。
- ・IP のリソース情報
 - ・IP の外部インタフェース仕様
- (4)画像処理 FPGA IP(ネットリスト)を提供します。

対応 OS
-

対応言語
-

注意事項
—