

PEX-H320724N

AD24ビット 1.5MSPS S2CH 同時変換



RoHS

概要

本製品は、PCI Express に準拠した、24 ビット 2 チャンネルのアナログ入力製品です。
 サンプルング速度は 1.536MSPS です。
 アナログトリガ、外部トリガによるサンプルングを行うことができます。
 外部クロックによるサンプルングができます。
 コネクタには、SMB コネクタを採用しています。

特長

●マルチ ADC

チャンネルごとに AD 変換器を搭載することで、2 チャンネル同時サンプルングを実現しています。

●アナログトリガ機能

入力信号が指定のトリガレベルを上回る(立ち上がり)、または下回る(立ち下がり)時に、トリガが発生します。トリガ検出時にサンプルング開始/終了を設定することができます。トリガレベルは 2 レベル設定ができます。また、個別にヒステリシス幅を設定できます。

●高速同時サンプルング

2 チャンネル同時に、最高 1.536MSPS でサンプルングできます。

●DMA 回路搭載

バスマスタ バースト方式のデータ転送をサポートしており、PCI Express トラフィックを低減します。スキップギャザ機能をサポートした DMA 回路によって、ソフトウェアの負荷を低減します。

●外部制御入力

外部から、サンプルングクロック、サンプルング開始・終了タイミングが入力できます。

●トリガディレイ機能

トリガ発生から AD 変換サンプルング終了までを一定サンプルング回数分遅らせることにより、トリガ前後の波形観測を行うことができます。

●プリトリガ機能

トリガ発生前の AD 変換データを任意の件数で取り込むことができます。

●入力保護回路内蔵

AD 変換部に過電圧入力保護回路を内蔵しています。そのため AD 変換部において過電圧から本製品を保護します。(ただし、サージ電圧に対しての保護はできません。)

●タイマ内蔵

タイマを搭載しており、AD 変換のタイミングを本製品上で容易に作ることができます。

●AC/DC カップリング搭載

AC/DC 入力をソフトウェアにて切り替えることができます。

注意事項

・変換時間はハードウェアのみの時間です。ソフトウェアの処理時間を含めた変換時間は更に増えます。

● 製品型式の表示に関する注意

インタフェースモジュール型式の末尾が「N」の製品は、「N」が付加されない製品とソフトウェア互換です。
Interface Installer、ユーティリティプログラムのインタフェースモジュール型式表示、および Windows のデバイスマネージャ上には「N」が付加されない型式で表示されます。
Help やユーティリティ等閲覧、使用する際は「N」が付加されない型式で読み替えてください。

ハードウェア仕様一覧

項目	内容
対応バス	PCI Express Base Specification Rev. 1.0a x1
占有スロット数	1 スロット
データ転送方式	I/O 転送(メモリマップド I/O 方式), DMA 転送
占有メモリサイズ	8KB+64 バイト+64 バイト(自動的に割り付けられます。)
外形サイズ	ショートサイズ[165.00(D) x 106.65(H)] 単位[mm] ※基板部のみ
電源仕様	DC+3.3V(±9%): T.B.D. A(TYP) DC+12V(±8%): T.B.D. A(TYP)
使用環境条件	周囲温度: 0℃～50℃, 湿度: 20%～90%(非結露)
I/O コネクタ	CN1:96 ピンハーフピッチコネクタ(オス) 使用コネクタ: PCR-E96LMDC-ST+(本多通信工業製)(相当品) 適合コネクタ: PCR-E96DSFA+(本多通信工業製)(相当品)
絶縁方式	No isolation
絶縁耐圧	-
絶縁抵抗	-
入力チャンネル数	シングルエンド入力 2 チャンネル
入力制御形式	マルチ ADC 方式
入力レンジ	バイポーラ: ±5V
入力保護電圧	POWER ON 時:±20V POWER OFF 時:±20V
入力分解能	24 ビット
入力変換時間	0.652 μs