

PEX-467120

HDLC RS232C(外部クロック) 2CH



RoHS

概要

本製品は、PCI Express に対応した 2 チャンネル HDLC インタフェースモジュールです。
EIA 規格の EIA RS-232C 物理インタフェースを介して HDLC プロトコルを使用した通信を行うことができます。
弊社オリジナルコントローラを搭載しているため、長期供給を続けることができます。
送受信に任意の通信速度を設定することができます。
最高 1Mbps の高速通信を行うことができます。
ハードウェアにより半二重通信機能の制御を行うため、送受信の切り替えを高速に行うことができます。

特長

●HDLC プロトコルに対応(2 チャンネル)

本製品は、HDLC プロトコルに対応し下記の特長を持っています。
・任意のデータフレーム長を伝送することができます。
・FCS(Frame Check Sequence)により高度なエラー制御が行えます。
・エラーフレームを受信し、フレームの内容を確認することができます。

●弊社オリジナル HDLC コントローラ

通信コントローラとして弊社オリジナル HDLC コントローラを使用しています。このため、通信コントローラチップの出荷に影響されない安定した供給を行うことができます。

●送受信バッファメモリ

1MB の SRAM を搭載しているので、送信データ、受信データの受け渡しが簡単です。
また、漏れのない受信を容易に行うことができます。

●豊富な通信速度設定

内部クロック使用時、通信速度をソフトウェアで設定することができます。
内部クロックは 7 種類(19.6608MHz, 14.7456MHz, 8.192MHz, 32MHz, 12.288MHz, 58.9824MHz, 49.152MHz)用意されています。また、外部のクロックに同期してデータ送受信を行うこともできます。

最大通信速度は 1Mbps です。

※ 実際の通信速度は、コンピュータ、ソフトウェア、接続機器に依存します。

※ 通信でエラーが発生した場合は、再送処理を行ってください。(本製品では、自動的に再送処理を行いません。)

●割り込み機能

割り込み信号は、下記のイベントにより発生します。

- ・HDLC コントローラからのサービス要求
- ・制御信号の状態変化
- ・アイドル検出
- ・バッファオーバーフロー、バッファオーバーランの発生

●半二重制御

RS 信号 ON からフレーム送信開始までのディレイ時間と、フレーム送信終了から RS 信号 OFF までのディレイ時間を設定することができます。

●アイドル検出

アイドルラインステータスの検出により、割り込みを要求することができます。
指定時間以上、マーク状態(無通信状態)が続いた場合に割り込みを要求します。
本機能はケーブルの断線確認用として使用できます。

●サージ保護素子内蔵

EIA RS-232C 規格に対応したサージ保護素子を搭載しているため、耐サージ性が向上しています。(サージ保護電圧:-15kV～

+15kV)

対応 OS
—

注意事項
—

ハードウェア仕様一覧

項目	内容
質量[kg]	0.1
MTBF[時間]	680591
対応バス	PCI Express Base Specification Rev. 1.0a x1
占有スロット数	1 スロット
占有メモリサイズ	8KB+1MB×2+32 バイト×2+16 バイト
外形サイズ	MD1:106.68(D) x 64.4(H)単位[mm] ※基板部のみ
電源仕様	DC+3.3V(±0.3V):0.7A(TYP)
使用環境条件	周囲温度:0℃～50℃, 湿度:20%～90%(非結露)
I/O コネクタ	CN1:68 ピン 0.8mm ピッチコネクタ(メス) 使用コネクタ: HDRA-E68LFD1T-SL+(本多通信工業製)(相当品) 適合コネクタ: HDRA-E68MA1(本多通信工業製)(相当品)
絶縁方式	非絶縁