

PCI-285011

DIO64/64 点 絶縁 12V-24V/100mA



RoHS

概要

本製品は、PCI バスに準拠した、シンク型出力対応電流駆動フォトカプラ入力の 64 点デジタル信号入力と、高電流オープンコレクタシンク型出力 64 点のデジタル信号出力を持つ、デジタル入出力製品です。
本製品は、フォトカプラにより入出力部が絶縁されています。
タイマカウンタを搭載しているため、インターバルタイマとして使用できます。
コネクタからリセット信号の出力、外部リセット信号の入力をサポートしています。

特長

●フォトカプラにより入出力部が絶縁

入出力部が内部回路と電気的に分離されているため、外部ノイズ等の異常からコンピュータを保護することができます。(コモン絶縁)

●低電流入力

低電流駆動のフォトカプラを採用し、12V 時 2mA、24V 時 4.1mA で動作させることができます。これにより、本製品の入力抵抗の発熱を低減し、外部電源の低電力化ができます。

●12V/24V 混在

入出力部の外部電源電圧として DC+12V~DC+24V が利用できます。

●駆動電流+100mA(MAX)の高出力

高電流ダーリントントランジスタ採用により、1 点あたり最大+100mA までドライブできます。

●リセット信号出力(RSTOUT1, RSTOUT2)

本製品のリセット信号をコネクタ CNA と CNB の 26 番ピンから出力しています。これにより外部回路側にて本製品の状態を検知することができます。

●16 点単位に分離独立

入出力部のコモンラインは 16 点単位に独立しているため、16 点ごとに異なる電位の電源を使用できます。

●外部リセット入力(RSTIN1, RSTIN2)

本製品に対して外部からリセットをかけるための入力です。本信号により、出力ラッチ回路等をリセットできます。同時にコンピュータへの割り込み要求信号が入力されます。ソフトウェアにより、有効/無効の設定ができます。

●タイマカウンタ搭載

タイマカウンタ機能を持っているため、インターバルタイマとして使用できます。ソフトウェアにより、基準クロックを 10 μ s、100 μ s、1ms、10ms、100ms から選択でき、分周値を 1~15 まで設定できます。また、このタイマ出力は割り込み要求信号として使用できます。

●フレキシブルな割り込み設定

複数の割り込み要求入力をそれぞれ非同期に入力することができます。また、ソフトウェア設定によりコンピュータへの割り込みを要因ごとにマスク設定/マスク解除することができます。

●PCI 5V/3.3V 信号環境対応

本製品は、PCI の 3.3V または 5V 信号環境で使用できます。

対応 OS

Linux
 Linux x64
 Interface Linux System x32
 Interface Linux System 6 x32
 Interface Linux System 6 x64
 Interface Linux System 7 x32
 Interface Linux System 7 x64
 Interface Linux System 8 x64
 Interface Linux System 9 x64
 Windows 2000
 Windows XP
 Windows XP Embedded
 Windows XP x64
 Windows Vista
 Windows Vista x64
 Windows Embedded Standard 2009
 Windows 7
 Windows 7 x64
 Windows Embedded Standard 7
 Windows 8
 Windows 8 x64
 Windows 8.1
 Windows 8.1 x64
 Windows 10 x64
 Windows 10 IoT Enterprise x64
 Windows Server 2003
 Windows Server 2003 x64
 Windows Server 2008
 Windows Server 2008 x64
 Windows Server 2012 x64
 Windows Server 2016 for Embedded Systems Standard
 Windows Server 2019 for Embedded Systems Standard

注意事項

—

ハードウェア仕様一覧

項目	内容
質量[kg]	0.2
MTBF[時間]	192740
対応バス	PCI ローカルバス(Rev. 2.1 以上), 32ビット, 33MHz, 5V/3.3V 信号環境
占有スロット数	1 スロット
占有メモリサイズ	32 バイト×2
外形サイズ	ショートサイズ[174.63(D)×106.68(H)]単位[mm] ※基板部のみ
電源仕様	DC+3.3V(±0.3V):全入出力 OFF 時:0.1A(TYP) 全入出力 ON 時:0.5A(TYP)
使用環境条件	周囲温度:0℃～50℃, 湿度:20%～90%(非結露)
I/O コネクタ	CNA:100 ピン 0.8mm ピッチコネクタ(メス) CNB:100 ピン 0.8mm ピッチコネクタ(メス) 使用コネクタ: HDRA-E100W1LFDT1EC-SL+(本多通信工業製)(相当品) 適合コネクタ: HDRA-E100MA1+(本多通信工業製)(相当品)
絶縁方式	コモン絶縁