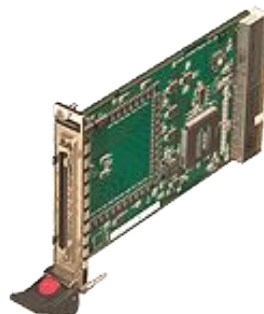


CPZ-286122

DIO16/16 点 独立絶縁 12V-24V/フォトモスリレー(1a 接点)



RoHS

概要

本製品は、CompactPCI バスに準拠した、16 点フォトカプラ入力(シンク・ソース型出力対応)と、16 点フォトモスリレー出力(シンク・ソース型)を持つ、デジタル入出力製品です。
タイマカウンタを搭載しているため、インターバルタイマとして使用できます。
フォトカプラ・フォトモスリレーにより入出力部が CompactPCI バスと絶縁されています。
入出力ハンドシェイク信号により、外部回路と同期をとって、データ入出力ができます。この外部信号により、全点同時ラッチ取り込みができます。入出力ハンドシェイク回路は、フォトカプラ入力(シンク型出力対応)とオープンコレクタ出力(シンク型)となっています。
リセット信号の出力、外部リセット信号の入力をサポートしており、シンク・ソース型入出力となっています。

特長

●フォトカプラにより入出力部が絶縁

入出力部が内部回路と電気的に分離されているため、外部ノイズ等の異常からコンピュータを保護することができます。

●長距離受信(入力)

電流入力(2mA~4.1mA)駆動となっています。そのため、外部信号電圧を調整し伝送路損失を補償することにより長距離受信ができます。

●無方向性フォトモスリレー採用

無方向性のフォトモスリレーを採用しているため、メカニカルリレーと同様に使用できます。

●チャタリングがない

半導体接点であるため、動作時、復旧時のチャタリングがありません。

●低 ON 抵抗

接点部の ON 抵抗が 0.9Ω (MAX) と非常に小さくなっています。(配線抵抗は、含まれておりません。)

●接点寿命が半永久的

接点が半導体であるため、メカニカルリレーのように寿命がなく、半永久的に使用できます。

●1 点単位に分離独立絶縁

入力部は 1 点単位に独立絶縁しているため、1 点ごとに異なる出力仕様や異なる電位の電源を使用できます。

●リセット信号出力/電源状態出力(RSTOUT/P.OUT)

本製品のリセット信号または電源状態をコネクタ CN1 の 21 番ピンから出力しています(JP3 にて選択)。これにより外部機器の状態を本製品に合わせることができます。

●外部リセット入力(RSTIN)

本製品に対して外部からリセットをかけるための入力です。本信号により、出力ラッチ回路等をリセットできます。同時にコンピュータへの割り込み要求信号が入力されます。

●タイマカウンタ搭載

タイマカウンタ機能を持っているため、インターバルタイマとして使用できます。ソフトウェアにより、基準クロックを $10\mu s$, $100\mu s$, $1ms$, $10ms$, $100ms$ から選択でき、分周値を 1~15 まで設定できます。また、このタイマ出力は割り込み要求信号として使用できます。

●フレキシブルな割り込み設定

複数の割り込み要求入力をそれぞれ非同期に入力することができます。また、ソフトウェア設定によりコンピュータへの割り込みを

要因ごとにマスク設定/マスク解除することができます。

●入力ハンドシェーク

外部回路と同期をとってデータ入力できるよう、ストローブ信号入力(STB1)、アクノリッジ信号出力(ACK1)をサポートしています。設定により、STB1 入力時、入力データをラッチできます。

●出力ハンドシェーク

外部回路と同期をとってデータ出力できるよう、ストローブ信号出力(STB2)、アクノリッジ信号入力(ACK2)をサポートしています。

●EMC ガスケット装着

外部に漏れる電磁ノイズを防ぐと同時に、外部ノイズからも影響されないように、フロントパネル側面に EMC ガスケットを装着しています。

対応 OS

Linux
RTLinux
SHLinux
SHRTLinux
Linux x64
Interface Linux System x32
Interface Linux System 6 x32
Interface Linux System 6 x64
Interface Linux System 7 x32
Interface Linux System 7 x64
Interface Linux System 8 x64
Interface Linux System 9 x64
Windows 2000
Windows XP
Windows XP Embedded
Windows XP x64
Windows Vista
Windows Vista x64
Windows Embedded Standard 2009
Windows 7
Windows 7 x64
Windows Embedded Standard 7
Windows 8
Windows 8 x64
Windows 8.1
Windows 8.1 x64
Windows 10 x64
Windows 10 IoT Enterprise x64
Windows Server 2003
Windows Server 2003 x64
Windows Server 2008
Windows Server 2008 x64
Windows Server 2012 x64
Windows Server 2016 for Embedded Systems Standard
Windows Server 2019 for Embedded Systems Standard

注意事項

- ・入力が ON になっている時、入力抵抗が発熱します。使用条件によって強制空冷が必要になります。
- ・CPZ シリーズ同士(CPZ ユニットと CPZ シリーズのインタフェースモジュールの組み合わせ等)のみご使用頂けます。

ハードウェア仕様一覧

項目	内容
質量[kg]	0.2
MTBF[時間]	500936
対応バス	CompactPCI Specification PICMG 2.0 R2.1, R3.0 5V/3.3V 信号環境, バスクロック 33MHz, 32 ビットバス
占有スロット数	1 スロット
データ転送方式	I/O 転送(メモリマップド I/O 方式)
占有メモリサイズ	32 バイト
外形サイズ	3U サイズ CompactPCI [160(D) x 100(H)] 単位[mm] ※基板部のみ
電源仕様	DC+3.3V(±5%): 全入出力 OFF 時:0.15A(TYP), 全入出力 ON 時:0.35A(TYP)
使用環境条件	周囲温度:0℃～50℃,湿度:20%～90%(非結露)
I/O コネクタ	CN1:96 ピンハーフピッチコネクタ(オス) 使用コネクタ:

	PCR-E96LMDC-ST+(本多通信工業製)(相当品) 適合コネクタ: PCR-E96DSFA+(本多通信工業製)(相当品)
絶縁方式	フォトカプラ独立絶縁, フォトモス独立絶縁
絶縁耐圧	AC+500V
絶縁抵抗	DC+500V にて 1MΩ 以上
出力信号名	OUT1A~OUT16A, OUT1C~OUT16C
出力形式(リレー)	フォトモスリレー出力
出力リレー点数	16 点
出力論理	“1”→“Low” (ON, 短絡) “0”→“High” (OFF, 開放)(初期値)
接点構成	1a 接点
最大負荷電圧(MAX)	AC35V/DC50V
最大負荷電流(MAX)	600mA (周囲温度:25℃時)
出力 OFF 時漏れ電流(MAX)	1.0 μA
ON 抵抗(MAX)	0.9Ω (配線抵抗含まず)
応答時間 動作時間(TYP)	TROFF:0.7ms
応答時間 復帰時間(TYP)	TRON:0.2ms
入力信号名	IN1+~IN16+, IN1-~IN16-
入力形式	フォトカプラ入力(シンク・ソース型出力対応)
入力論理	“1”→“ON” (Low, 短絡) “0”→“OFF” (High, 開放)(初期値)
最大入力定格電圧(MAX)	DC+24V
入力信号電圧範囲	DC+0V~DC+24V
入力抵抗(TYP)	5.6kΩ (逆接続保護ダイオード付き, 漏れ電流対策抵抗付き:1.5kΩ)
入力信号電流(TYP)	I _{IH} = -2mA(DC+12V 時)~-4.1mA(DC+24V 時)
入力 OFF 電流(MAX)	-0.5mA 以下
しきい値電流(TYP)	-0.55mA~-1.5mA (印加電圧換算:+3.9V~+9.6V)
入力応答時間:ON(TYP)	TRON:30 μs
入力応答時間:OFF(TYP)	TROFF:80 μs
データ入力用制御信号	STB1, ACK2, IR.IN1, IR.IN2, RSTIN
入力形式(制御)	フォトカプラ入力(シンク型出力対応) (RSTIN:シンク・ソース型出力対応)
+COM 印加電源電圧範囲_入力	DC+12V~DC+24V
最大入力定格電圧(制御)(MAX)	DC+24V
入力信号電圧範囲(制御)	DC+0V~+COM 印加電源電圧
入力抵抗(制御)(TYP)	5.6kΩ (逆接続保護ダイオード付き, 漏れ電流対策抵抗付き:1.5kΩ)
入力信号電流(制御)(TYP)	I _{IL} = -2mA(DC+12V 時)~-4.1mA(DC+24V 時)
入力 OFF 電流(制御)(MAX)	-0.5mA 以下
しきい値電流(制御)(TYP)	-0.55mA~-1.5mA(印加電圧換算:+3.9V~+9.6V)
データ出力用制御信号	STB2, ACK1, PULS.OUT1, PULS.OUT2, RSTOUT/P.OUT
出力形式(制御)	オープンコレクタ出力(シンク型)
最大出力定格電圧(制御)(MAX)	DC+50V
出力信号電圧範囲(制御)	DC+5V~DC+24V
最大出力電流(制御)(MAX)	I _{OL} = +10mA/点
Low レベル出力電圧(制御)(MAX)	V _{OL} = 0.4V (I _{OL} = +2.4mA 時)
出力 OFF 時漏れ電流(制御)(MAX)	I _{OH} = +10 μA