

## CPZ-2430N

DO64 点 絶縁 12V-24V/100mA



RoHS

### 概要

本製品は、CompactPCI バスに準拠した、高電流オープンコレクタシンク型出力 32 点のデジタル信号出力を持つデジタル出力製品です。  
 フォトカプラにより出力部が絶縁されています。  
 タイマカウンタを搭載しているため、インターバルタイマとして使用できます。  
 また、本製品は、出力制御回路を内蔵しています。この制御信号により、外部回路と同期をとって、データ出力ができます。  
 コネクタからリセット信号の出力、外部リセット信号の入力をサポートしています。

### 特長

#### ●フォトカプラにより出力部が絶縁

出力部が内部回路と電氣的に分離されているため、外部ノイズ等の異常からコンピュータを保護することができます。

#### ●駆動電流+100mA(MAX)の高出力

高電流トランジスタの採用により、1 点あたり最大+100mA までドライブできます。

#### ●リセット信号出力/電源状態出力(RSTOUT/P.OUT)

本製品のリセット信号または電源状態をコネクタ CN1 の 21 番ピンから出力しています(JP3 にて選択)。これにより外部機器の状態を本製品に合わせることができます。

#### ●16 点単位に分離独立

出力部のコモンラインは 16 点単位に独立しているため、16 点ごとに異なる電位の電源を使用できます。

#### ●外部リセット入力(RSTIN)

本製品に対して外部からリセットをかけるための入力です。本信号により、出力ラッチ回路等をリセットできます。同時にコンピュータへの割り込み要求信号が入力されます。

#### ●タイマカウンタ搭載

タイマカウンタ機能を持っているので、インターバルタイマとして使用できます。ソフトウェアにより、基準クロックを 10  $\mu$ s, 100  $\mu$ s, 1ms, 10ms, 100ms から選択でき、分周値を 1~15 まで設定できます。また、このタイマ出力は割り込み要求信号として使用できます。

#### ●フレキシブルな割り込み設定

複数の割り込み要求入力をそれぞれ非同期に入力することができます。また、ソフトウェア設定によりコンピュータへの割り込みを要因ごとにマスク設定/マスク解除することができます。

#### ●出力ハンドシェーク

外部回路と同期をとってデータ出力ができるよう、ストロブ信号出力(STB2)、アクノリッジ信号入力(ACK2)をサポートしています。

#### ●EMC ガスケット装着

外部に漏れる電磁ノイズを防ぐと同時に、外部ノイズからも影響されないように、フロントパネル側面に EMC ガスケットを装着しています。

### 対応 OS

Interface DOS System(ネットワークモデル)  
 Interface DOS System(日本語環境モデル)

Interface Linux System (32bit)  
 Interface Linux System 6 (32bit)  
 Interface Linux System 6 (64bit)  
 Interface Linux System 7 (32bit)  
 Interface Linux System 7 (64bit)  
 Interface Linux System 8 (64bit)  
 Windows 10 (64bit)  
 Windows 10 IoT Enterprise (64bit)  
 Windows 11 (64bit)  
 Windows Server 2016 (64bit)  
 Windows Server 2019 (64bit)

### 注意事項

・CPZ シリーズ同士(CPZ ユニットと CPZ シリーズのインタフェースモジュールの組み合わせ等)のみご使用頂けます。

● 製品型式の表示に関する注意

インタフェースモジュール型式の末尾が「N」の製品は、「N」が付加されない製品とソフトウェア互換です。  
 Interface Installer、ユーティリティプログラムのインタフェースモジュール型式表示、および Windows のデバイスマネージャ上には「N」が付加されない型式で表示されます。  
 Help やユーティリティ等閲覧、使用する際は「N」が付加されない型式で読み替えてください。

### ハードウェア仕様一覧

| 項目                   | 内容                                                                                                           |
|----------------------|--------------------------------------------------------------------------------------------------------------|
| 質量[kg]               | 0.2                                                                                                          |
| MTBF[時間]             | 233750                                                                                                       |
| 対応バス                 | CompactPCI Specification PICMG 2.0 R2.1, R3.0<br>5V/3.3V 信号環境, バスクロック 33MHz, 32 ビットバス                        |
| 占有スロット数              | 1 スロット                                                                                                       |
| データ転送方式              | I/O 転送(I/O マップド I/O 方式)                                                                                      |
| 占有 I/O ポート数          | 16 ポート+64 ポート(自動的に割り付けられます。)                                                                                 |
| 外形サイズ                | 3U サイズ CompactPCI [160(D) x 100(H)] 単位[mm] ※基板部のみ                                                            |
| 電源仕様                 | DC+3.3V(±0.3V): 全入出力 OFF 時:0.2A(TYP),全入出力 ON 時:0.6A(TYP)                                                     |
| 使用環境条件               | 周囲温度:0℃～50℃, 湿度:20%～90%(非結露)                                                                                 |
| I/O コネクタ             | CN1:96 ピンハーフピッチコネクタ(オス)<br>使用コネクタ:<br>PCR-E96LMDC-ST+(本多通信工業製)(相当品)<br>適合コネクタ:<br>PCR-E96DSFA+(本多通信工業製)(相当品) |
| 絶縁方式                 | コモン絶縁                                                                                                        |
| 絶縁耐圧                 | DC+500V                                                                                                      |
| 絶縁抵抗                 | DC+500V にて 1MΩ 以上                                                                                            |
| 出力信号名                | OUT1～OUT64                                                                                                   |
| 出力形式                 | 高電流オープンコレクタ出力(シンク型)                                                                                          |
| 出力論理                 | “1”→“Low” (ON, 短絡)<br>“0”→“High” (OFF, 開放)(初期値)                                                              |
| +COM 印加電源電圧範囲_出力     | DC+12V～DC+24V                                                                                                |
| 最大出力定格電圧(MAX)        | DC+50V                                                                                                       |
| 出力信号電圧範囲             | DC+12V～DC+24V                                                                                                |
| 最大出力信号電流(MAX)        | IOL= +100mA/点                                                                                                |
| 出力 OFF 時漏れ電流(MAX)    | ICE= +10 μA                                                                                                  |
| Low レベル出力電圧(MAX)     | VOL= 0.4V(IOL= +100mA 時)<br>VOL= 0.1V(IOL= +10mA 時)                                                          |
| 出力応答時間:ON (TYP)      | TRON :5 μs(最大負荷時)                                                                                            |
| 出力応答時間:OFF (TYP)     | TROFF:65 μs(最大負荷時)                                                                                           |
| データ制御入力信号            | ACK2, IR.IN1, IR.IN2, RSTIN                                                                                  |
| 入力形式(制御)             | フォトカプラ入力(シンク型出力対応)(RSTIN:AC 入力タイプ)                                                                           |
| +COM 印加電源電圧範囲_入力(制御) | DC+12V～DC+24V                                                                                                |
| 最大入力定格電圧(制御)(MAX)    | DC+24V                                                                                                       |

|                       |                                                         |
|-----------------------|---------------------------------------------------------|
| 入力信号電圧範囲(制御)          | DC+12V～DC+24V                                           |
| 入力抵抗(制御)(TYP)         | 5.6k $\Omega$ (逆接続保護ダイオード付き, 漏れ電流対策抵抗付き:1.5k $\Omega$ ) |
| 入力信号電流(制御)(TYP)       | IIL= -2mA(DC+12V 時)～-4.1mA(DC+24V 時)                    |
| 入力 OFF 電流(制御)(MAX)    | -0.5mA 以下                                               |
| しきい値電流(制御)(TYP)       | -0.55mA～-1.5mA(印加電圧換算:+3.9V～+9.6V)                      |
| RSTIN 入力時間(MIN)       | 20 $\mu$ s                                              |
| データ制御用出力信号            | STB2, PULS.OUT1, PULS.OUT2, RSTOUT/P.OUT                |
| 出力形式(制御)              | オープンコレクタ出力(シンク型)                                        |
| 最大出力定格電圧(制御)(MAX)     | DC+50V                                                  |
| 出力信号電圧範囲(制御)          | DC+5V～DC+24V                                            |
| 最大出力電流(制御)(MAX)       | IOL= +10mA                                              |
| 出力 OFF 時漏れ電流(制御)(MAX) | IOH= +10 $\mu$ A                                        |
| Low レベル出力電圧(制御)(MAX)  | VOL= +0.4V(IOL= +2.4mA 時)                               |
| パルス出力幅(TYP)           | 120 $\mu$ s $\pm$ 20 $\mu$ s                            |